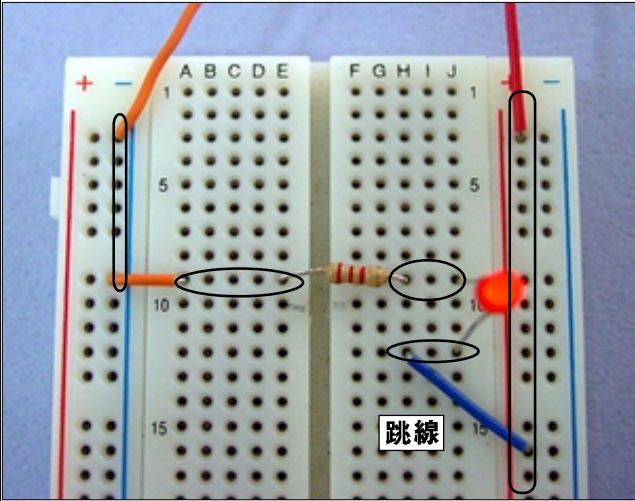


1-13頁第3行	
錯誤 更正	圖"5"爲焊接面的連接情況 圖3爲焊接面的連接情況
1-15頁第5行	
錯誤 更正	此部份整個"橫"向都是相通的 此部份整個直向都是相通的
1-15頁第9行	
錯誤 更正 [圖6]	F-J"直"的方向做導通 F-J橫的方向做導通 
2-19頁第3行	
錯誤 更正	"從"(刪除)重新下載資料 重新下載資料

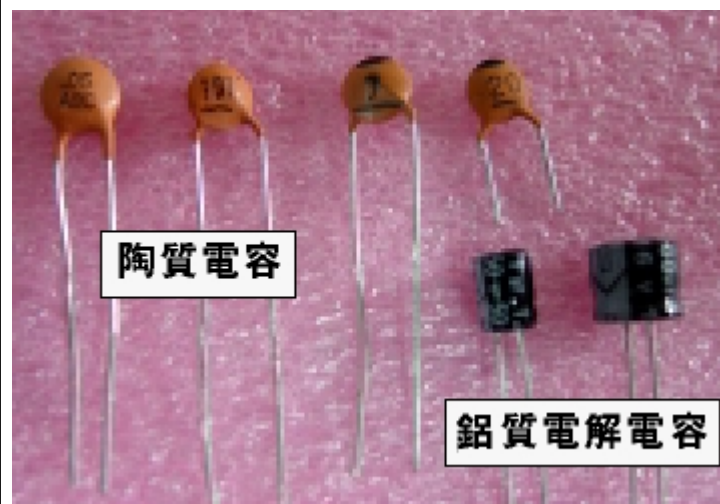
2-34頁[圖1]

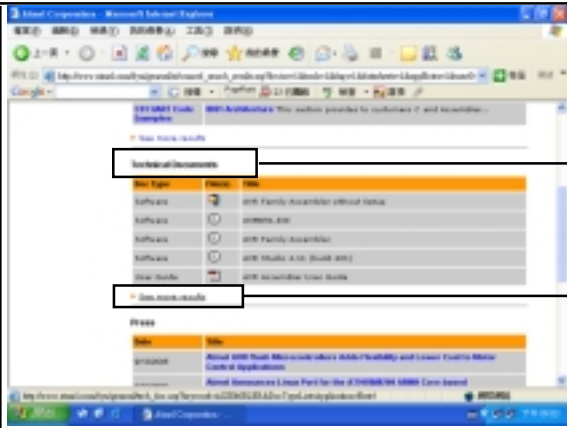


3-22頁[圖1]

錯誤
更正
[圖1]

陶質電容，"右"邊為電解電容的解剖圖
陶質電容，下圖為電解電容的解剖圖



4-5頁[圖2]	 Technical Documents 項目 See more result
4-12頁[圖1]	
錯誤 更正	開啓下載後的資料BM"B"LB.ASM 開啓下載後的資料BMULB.ASM
4-16頁第5行	
錯誤 更正	請打開隨書附的光碟，裡面有收錄一份HEX2BIN的執行檔 請到旗威科技交流網下載專區下載HEX-BIN程式 http://www.chipware.com.tw/chinese/download/hex2bin.ZIP
4-16頁第7行	
錯誤 更正	這時游標會停 "Input 這時游標會停在 "Input
4-42頁[圖1]	
錯誤 更正	最下方指定碰到P1埠時都"代"入 最下方指定碰到P1埠時都帶入
5-2頁第4行	
錯誤 更正	AT89S52要動作最基本 AT89S52需要動作最基本

5-21頁第13行 錯誤 更正	由於版本的關係只能寫英文 ASM51無此限制，可以中英文編寫註解
6-7頁第3行 錯誤 更正	BIN檔燒錄到AT89C201裡 BIN檔燒錄到AT89C2051裡
6-20頁第1行 錯誤 更正	瞭解一下AT89C"0"051的記憶體配置 瞭解一下AT89C2051的記憶體配置
7-21頁[圖9] 錯誤 更正	ADDR=04H+0012"N"=0016H ADDR=04H+0012H=0016H
8-6頁第3行 錯誤 更正	請看圖1的AT89C2051可位元定址圖 請看6-23頁圖3 的AT89C2051可位元定址圖
8-7頁程式 8-2-2.ASM 錯誤 更正	;將P1.5腳位的狀態清為"1" ;將P1.5腳位的狀態清為0
8-10頁程式 8-4-1.ASM 錯誤 更正	;A=A+69H="0"BH CY=1 ;A=A+69H=5BH CY=1

8-14頁第4行 錯誤 更正	分別使用ANL、ORL和X"O"L 分別使用ANL、ORL和XRL
8-15頁第1行 錯誤 更正	X"OR"用在資料比對與加密上 XRL用在資料比對與加密上
8-23頁第6行 錯誤 更正	R3一直減0之後才往下做 R3一直減到0之後才往下做
8-33頁第4行 錯誤 更正	而不會進到GT 而不會進到GTR
9-17頁第8行 錯誤 更正	8051各指令執行的"的"(刪除)時間 8051各指令執行的時間
9-26頁程式 9-9-1.ASM 錯誤 更正	;TIMER1=MODE"1" ;TIMER1=MODE2
11-10頁第6行 錯誤 更正	3.1uF50v和10uF50V電解電容 3.1uF50v和100uF25V電解電容